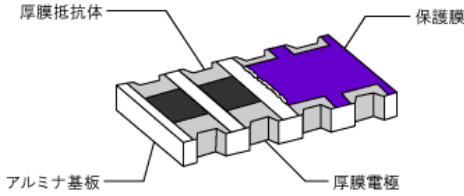


#### 製品紹介 INTRODUCTION 回路構成

RNC 多連チップ抵抗器は、汎用チップ抵抗器と同一サイズの抵抗体を多連化した構成で、チップ抵抗器をしのぐ高密度実装と実装時間の短縮が可能です。

RNC comprises networks of thick film resistive elements used for ordinary chip resistors, and provides high density as well as high efficiency of placement.

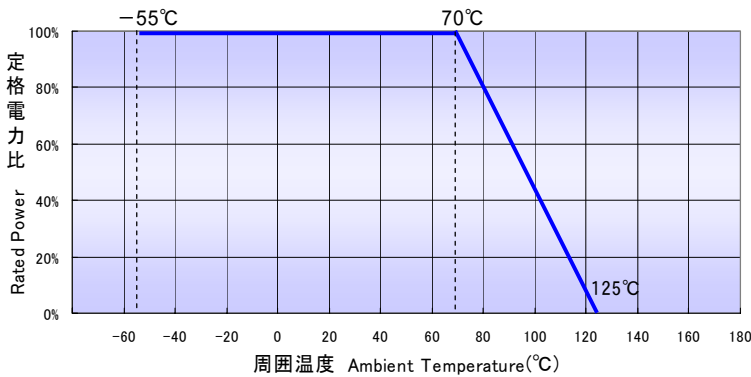
#### 構造 CONSTRUCTION



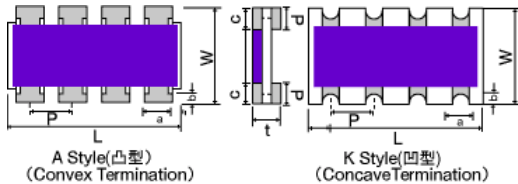
#### 特長 FEATURES

- 高密度実装 High density installation
- 実装効率の向上 Improvement of placement efficiency.
- 多層電極構造 Multi-layered terminating

#### 負荷軽減曲線 DERATING CURVE



#### 形状 STYLE



#### 寸法 DIMENSIONS

形名	W±0.2	L±0.2	a±0.15	b±0.15	c	d±0.2	t±0.1	P
RNC1608	1.6	0.8 × n	0.5	0.2	0.3±0.2	0.4	0.5	0.8
RNC2125	2	1.27 × n	0.9	0.15	0.4±0.3	0.55	0.6	1.27
RNC3216	3.2	1.27 × n	0.9	0.15	0.5±0.3	0.55	0.6	1.27
RNCC3216	3.2	6.4	0.6	0.15	0.5±0.3	0.55	0.6	1.27

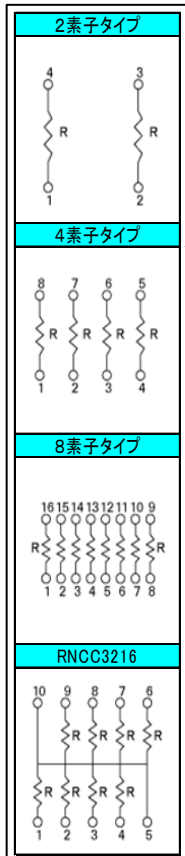
#### 定格 RATING

形名 Type	素子定格電力 Power Rating Per Element	最高使用電圧 Max. Working Voltage	最高過負荷電圧 Max. Overload Voltage	抵抗温度係数 T.C.R.	抵抗値範囲 Resistance Range	抵抗値許容差 Resistance Tolerance	標準抵抗値 Standard Resistance
RNC1608	25V	50V	50V	±200ppm/°C Max.	10Ω ~ 1MΩ	±5%(J)	E-24
RNC2125	50V	100V	100V				
RNC3216	50V	100V	100V				
RNCC3216	25V	50V	50V		100Ω ~ 100KΩ		

#### 品名の構成 CONSTRUCTION OF ITEM NAME

RNC	A	3216	8	J	22KΩ
チップ抵抗ネットワーク	スタイル	形状	素子数	抵抗値許容差	公称抵抗値
Thick film chip resistor networks	Style	Type	Element number	Resistance tolerance	Resistance

#### 回路構成



試験項目 Test Items	規格値 Specified Values
短時間過負荷 Short time overload	±2%
耐久性(耐湿負荷) Moisture load life	±3%
耐久性(定格負荷)70°C中 Load life at 70°C	±3%
温度サイクル Temperature cycling	±2%
はんだ耐熱性 Effect of soldering	±2%
はんだ付性 Solderability	Over 95%

RNCC3216には1, 6ピンがコモン回路もあります。  
In RNCC3216, there is a type that has Pin 1 and 6 Common