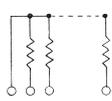
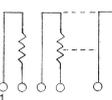


●回路構成

Circuit Construction

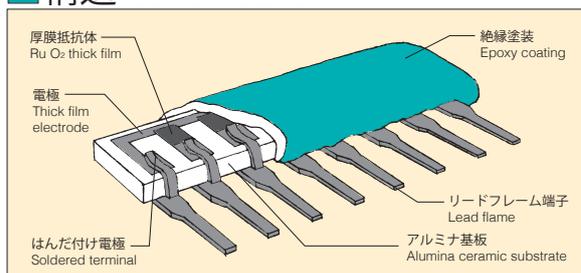
回路形式 Circuit Type	素子数 Numbers of Res.
A 	3~12
C 	2~6

■製品紹介 INTRODUCTION

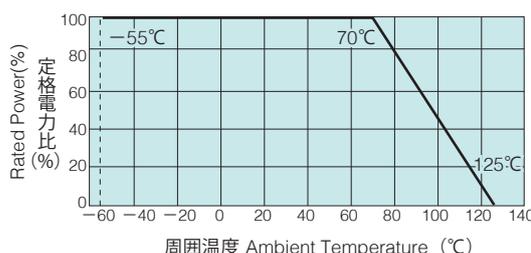
RAS抵抗ネットワークは、高安定性の厚膜抵抗材料をアルミナ基板に複数個プリントしSIP形とした高信頼性の部品です。抵抗回路網のほかコンデンサ、ダイオード等を組合せて複合化した部品にも対応できます。

RAS comprises highly stable thick film printed on alumina substrate. This is used not only as built-in resistive networks but also as networks combined with other components such as chip capacitors and diodes for multiple function.

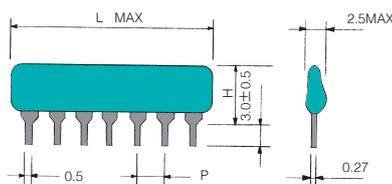
■構造 CONSTRUCTION



■負荷軽減曲線 DERATING CURVE



■形状 STYLE



■寸法および定格 DIMENSIONS & RATING

形名 Type	寸法 Dimensions(mm)		定格電力 Power Rating	最高使用電圧 Max. Working V.	抵抗値範囲 Res. Range	許容差 Tolerance
	H(Max.)	P				
RAS 8S	5.0	2.54±0.3	1/8W	100V	22Ω~1MΩ	±1%(F)
RAS 4B	11.0		1/4W	250V		±2%(G) ±5%(J)

(注)パッケージ当りの定格電力
素子数×素子定格電力×0.8
回路形式Cの場合は1/4W

(Note) Rated Power per package
Numbers of elements×Rated power×0.8
C circuit is 0.25W/elements

■特長 FEATURES

- ™ 小形高密度実装可能 High density installation
- ™ カスタム品製作可 Custom-made available

■用途 APPLICATIONS

- ™ コンピュータ、ファクシミリ、家電製品等 Computers, Facsimile, Home appliances, Etc.

■特性 CHARACTERISTICS

試験項目 Test Items	規格値 Specified Values
抵抗温度係数 Temp. coefficient of res.	±200ppm/°C
短時間過負荷 Short time overload	±1%
耐電圧 500V D.C. 1min. Dielectric withstanding. volt	損傷がないこと Not damaged
絶縁抵抗 100V D.C. Insulation resistance.	Over 10 ⁴ MΩ
耐久性(耐湿負荷) Moisture load life	±3%
耐久性(定格負荷)70°C中 Load life at 70°C	±3%
温度サイクル Temperature cycling	±1%
はんだ耐熱性 Effect of soldering	±1%
はんだ付性 Solderability	Over 95%
耐溶剤性 Resistance. to solvents	外観に著しい異常がないこと No evidence of mechanical damage

■ピン数とL寸法

ピン数 Number of pins	L寸法 L Dimensions(mm)	
	8S	4B
4	10.1	
5	12.7	13.5
6	15.2	
7	17.7	18.5
8	20.3	21.0
9	22.8	23.5
10	25.4	26.5
11	27.9	29.0
12	30.4	

■カスタム品および複合部品

CUSTOM MADE NETWORKS AND MODULE COMPONENTS

- ™ 異種抵抗ネットワーク Mixed Res. value Networks
- ™ ダイオードアレー Diodes Alley
- ™ ダイオード抵抗混載ネットワーク Module of resistors & diodes
- ™ CRモジュール Module of capacitors & resistors

■品名の構成

RAS	8S	8	A	J	100KΩ
シングルインライン 抵抗ネットワーク	形状	素子数	回路構成	抵抗値許容差	公称抵抗値